

Doç.Dr. CAN BÜLENT FİDAN

Kişisel Bilgiler

Doğum Yılı: 1966

Doğum Yeri: Olacak / Edirne

Cep Telefonu: [+90 545 902 3438](tel:+905459023438)

İş Telefonu: [+90 370 418 7022](tel:+903704187022) Dahili: 7022

E-posta: cbfidan@karabuk.edu.tr

Web: <https://avesis.karabuk.edu.tr/cbfidan>



Eğitim Bilgileri

Doktora, Yıldız Teknik Üniversitesi, Elektrik-Elektronik Fakültesi, Elektrik Müh.Bölümü, Türkiye 1993 - 2001

Yüksek Lisans, Yıldız Teknik Üniversitesi, Elektrik-Elektronik Fakültesi, Elektronik Ve Hab.Müh.Böl, Türkiye 1989 - 1991

Lisans, Yıldız Teknik Üniversitesi, Elektrik-Elektronik Fakültesi, Elektronik Ve Hab.Müh.Böl, Türkiye 1983 - 1988

Yaptığı Tezler

Doktora, Dirsek Üstü Kol Protezinin Y.S.A. Kullanılarak DSP Tabanlı Bir Devre İle Gerçek Zamanda Kontrolü, Yıldız Teknik Üniversitesi, Fen Bilimleri Enstitüsü, Elektrik Mühendisliği (Dr), 2001

Yüksek Lisans, Mikrodenetleyici Destekli Klavye Kartı -Oparatris Cihazı-, Yıldız Teknik Üniversitesi, Elektrik-Elektronik Fakültesi, Elektronik Ve Hab.Müh.Böl, 1990

Araştırma Alanları

Elektrik-Elektronik Mühendisliği, Elektronik Devreler , Mühendislik ve Teknoloji

Akademik Unvanlar / Görevler

Doç.Dr., Karabük Üniversitesi, Mühendislik Fakültesi, Mekatronik Mühendisliği, 2020 - Devam Ediyor

Dr.Öğr.Üyesi, Karabük Üniversitesi, Mühendislik Fakültesi, Mekatronik Mühendisliği, 2011 - 2020

Yrd.Doç.Dr., Kırklareli Üniversitesi, Teknik Eğitim Fakültesi, Elektrik Eğitimi Bölümü, 2009 - 2011

Öğretim Görevlisi Dr., Qafqaz University, Mühendislik Fakültesi, Bilgisayar Mühendisliği, 2007 - 2008

Öğretim Görevlisi Dr., Yıldız Teknik Üniversitesi, Elektrik-Elektronik Fakültesi, Elektronik Ve Hab.Müh.Böl, 2006 - 2007

Araştırma Görevlisi, Yıldız Teknik Üniversitesi, Elektrik-Elektronik Fakültesi, Elektronik Ve Hab.Müh.Böl, 1993 - 2006

Mesleki Deneyim

Dekan Yardımcısı, Kırklareli Üniversitesi, Teknik Eğitim Fakültesi, Elektrik Eğitimi Bölümü, 2010 - 2011

Anabilim/Bilim Dalı Başkanı, Kırklareli Üniversitesi, Teknik Eğitim Fakültesi, Elektrik Eğitimi Bölümü, 2009 - 2011

Bölüm Başkanı, Kırklareli Üniversitesi, Teknik Eğitim Fakültesi, Elektrik Eğitimi Bölümü, 2009 - 2011

Yönetilen Tezler

Fidan C. B. , Robotlarla nesne tanıma, Yüksek Lisans, Y.ÇAPKAN(Öğrenci), 2018

Fidan C. B. , Durağan hal görsel uyarılmış potansiyel temelli beyin bilgisayar arayüzü tasarımı ve uygulaması, Doktora, A.TALHA(Öğrenci), 2017

Fidan C. B. , Kaos tabanlı çift entropi çekirdekli gerçek rasgele sayı üretici tasarımı ve FPGA üzerinde gerçekleştirilmesi, Doktora, M.TUNA(Öğrenci), 2017

Fidan C. B. , Lityum tabanlı batarya paketleri için batarya yönetim sistemi tasarımı, Yüksek Lisans, Ş.SOYDAŞ(Öğrenci), 2015

Fidan C. B. , EMG sinyalleri kullanarak model bir araba kontrolü için parametre analizi, Yüksek Lisans, A.AKAY(Öğrenci), 2015

SCI, SSCI ve AHCI İndekslerine Giren Dergilerde Yayınlanan Makaleler

- I. **Design, FPGA implementation and statistical analysis of chaos-ring based dual entropy core true random number generator**
Koyuncu İ., Tuna M., Pehlivan İ., FİDAN C. B. , Alçın M.
Analog Integrated Circuits and Signal Processing, cilt.102, ss.445-456, 2020 (SCI Expanded İndekslerine Giren Dergi)
- II. **High speed FPGA-based chaotic oscillator design**
TUNA M., Alcin M., KOYUNCU İ., FİDAN C. B. , PEHLİVAN İ.
MICROPROCESSORS AND MICROSYSTEMS, cilt.66, ss.72-80, 2019 (SCI İndekslerine Giren Dergi)
- III. **Novel spatial filter for SSVEP-based BCI: A generated reference filter approach**
SÖZER A. T. , FİDAN C. B.
COMPUTERS IN BIOLOGY AND MEDICINE, cilt.96, ss.98-105, 2018 (SCI İndekslerine Giren Dergi)
- IV. **A Study on the importance of chaotic oscillators based on FPGA for true random number generating (TRNG) and chaotic systems**
TUNA M., FİDAN C. B.
JOURNAL OF THE FACULTY OF ENGINEERING AND ARCHITECTURE OF GAZI UNIVERSITY, cilt.33, ss.469-486, 2018 (SCI İndekslerine Giren Dergi)
- V. **Electronic circuit design, implementation and FPGA-based realization of a new 3D chaotic system with single equilibrium point**
TUNA M., FİDAN C. B.
OPTİK, cilt.127, ss.11786-11799, 2016 (SCI İndekslerine Giren Dergi)
- VI. **Effective and Reliable Speed Control of Permanent Magnet DC (PMDC) Motor under Variable Loads**
TUNA M., FİDAN C. B. , KOCABEY S., GÖRGÜLÜ S.
JOURNAL OF ELECTRICAL ENGINEERING & TECHNOLOGY, cilt.10, ss.2170-2178, 2015 (SCI İndekslerine Giren Dergi)
- VII. **Environmental assessment of wind energy conversion systems in Turkey**
Kocabey S., Nogay S., Fidan C. B. , Dursun B., Gorgulu S., Gokcol C., Akinci T. C. , Aykut E.
Journal of Environmental Protection and Ecology, cilt.13, ss.307-318, 2012 (SCI Expanded İndekslerine Giren Dergi)
- VIII. **Treatment of skewed multi-dimensional training data to facilitate the task of engineering neural models**
Altun H., Bilgil A., Fidan B.
Expert Systems with Applications, cilt.33, ss.978-983, 2007 (SCI İndekslerine Giren Dergi)
- IX. **Treatment of multi-dimensional data to enhance neural network estimators in regression problems**
Altun H., Bilgil A., Fidan B.
Expert Systems with Applications, cilt.32, ss.599-605, 2007 (SCI İndekslerine Giren Dergi)

Diğer Dergilerde Yayınlanan Makaleler

- I. **Emotiv Epoc ile Durağan Hal Görsel Uyarılmış Potansiyel Temelli Beyin Bilgisayar Arayüzü Uygulaması**
SÖZER A. T. , FİDAN C. B.
Bitlis Eren Üniversitesi Fen Bilimleri Dergisi, cilt.8, ss.158-166, 2019 (Diğer Kurumların Hakemli Dergileri)
- II. **Novel Detection Features for SSVEP Based BCI: Coefficient of Variation and Variation Speed**
SÖZER A. T. , FİDAN C. B.
BRAIN-BROAD RESEARCH IN ARTIFICIAL INTELLIGENCE AND NEUROSCIENCE, cilt.8, ss.144-150, 2017 (ESCI İndekslerine Giren Dergi)
- III. **Comparison of edge detectors on FPGA SoC system**
SEZER S., FİDAN C. B.
American Academic Scholarly Research Journal, cilt.8, 2016 (Diğer Kurumların Hakemli Dergileri)

Kitap & Kitap Bölümleri

- I. **The Chaos-Based Dual Entropy Core TRNG On FPGA: VHDL CODES of Chaotic Systems**
TUNA M., FİDAN C. B. , KOYUNCU İ.
LAP LAMBERT Academic Publication, 2019

Hakemli Kongre / Sempozyum Bildiri Kitaplarında Yer Alan Yayınlar

- I. **4 Eksenli Robot Kolun Kinematik Hesaplarının Gerçek Model Üzerinde Matlab ile Analizi ve Testi**
FİDAN C. B.
2020 International Congress on Human-Computer Interaction, Optimization and Robotic Applications (HORA), Ankara, Turkey, Türkiye, 26 - 27 Haziran 2020
- II. **EMG SİNYALLERİNİN ELDE EDİLMESİ VE SINIFLANDIRILMASI İÇİN FPGA KARTI İLE DEVRETASARIMI**
FİDAN C. B.
MAS 4. ULUSLARARASI MATEMATİK-MÜHENDİSLİK-FEN VE SAĞLIK BİLİMLERİ KONGRESİ, Antalya, Türkiye, 21 - 23 Mart 2019, ss.1-12
- III. **FPGA-Based Design of a Novel TRNG**
TUNA M., FİDAN C. B. , KOYUNCU İ., PEHLİVAN İ.
International Advanced Researches Engineering Congress-2017, 16 - 18 Kasım 2017
- IV. **FPGA-based Real time Implementation of Lü-Chen Chaotic Generator**
KOYUNCU İ., TUNA M., FİDAN C. B. , PEHLİVAN İ.
International Advanced Researches Engineering Congress-2017, 16 - 18 Kasım 2017
- V. **KAOTİK OSİLATÖR TABANLI GÖMÜLÜ GERÇEK RASGELE SAYI ÜRETECİ**
TUNA M., FİDAN C. B. , KOYUNCU İ., PEHLİVAN İ.
Uluslararası Mühendislik Araştırmaları Sempozyum Programı, Düzce, Türkiye, 11 - 13 Eylül 2017
- VI. **EFFECTS OF THE COUNT OF HIDDEN NEURONS ON ARTIFICIAL NEURAL NETWORKS**
SEZER S., FİDAN C. B.
International Science and Technology Conference -istec2016, VİYENA, Avusturya, 13 - 15 Temmuz 2016, ss.420
- VII. **FPGA Tabanlı IQ-Math Formatına Uygun Yüksek Hızlı Kaotik Osilatör Tasarım**
TUNA M., FİDAN C. B. , KOYUNCU İ., PEHLİVAN İ.
4TH INTERNATIONAL SYMPOSIUM ON INNOVATIVE TECHNOLOGIES IN ENGINEERING AND SCIENCE, ALANYA, Türkiye, 3 - 05 Kasım 2016, ss.354-363
- VIII. **Real Time Hardware Implementation of the 3D Chaotic Oscillator which having Golden-Section Equilibra**
TUNA M., FİDAN C. B. , Koyuncu I., PEHLİVAN İ.

24th Signal Processing and Communication Application Conference (SIU), Zonguldak, Türkiye, 16 - 19 Mayıs 2016, ss.1309-1312

IX. Implementation of a Steady State Visual Evoked Potential Based Brain Computer Interface

SÖZER A. T. , FİDAN C. B.

24th Signal Processing and Communication Application Conference (SIU), Zonguldak, Türkiye, 16 - 19 Mayıs 2016, ss.1173-1176

X. Real Time Implementation of A Novel Chaotic Generator on FPGA

TUNA M., Koyuncu I., FİDAN C. B. , PEHLİVAN İ.

23rd Signal Processing and Communications Applications Conference (SIU), Malatya, Türkiye, 16 - 19 Mayıs 2015, ss.698-701

XI. Duragan Hal Görsel Uyarılmış Potansiyel Temelli Beyin Bilgisayar Arayüzleri

SÖZER A. T. , FİDAN C. B.

ELECO 2014, Bursa, Türkiye, 27 - 29 Kasım 2014, ss.636-640

XII. Durağan Hal Görsel Uyarılmış Potansiyel Temelli Beyin Bilgisayar Arayüzleri

SÖZER A. T. , FİDAN C. B.

Eleco 2014, Türkiye, 27 - 29 Kasım 2014

XIII. Sıfır Gerilm Anahtarlamalı Düşük Güçlü İndüksiyon Isıtıcı Araştırma ve Uygulaması

SOYDAŞ Ş., FİDAN C. B.

TOK 2014, Kocaeli, Türkiye, 11 - 13 Eylül 2014, ss.963-966

XIV. LİTYUM POLİMER BATARYALAR İÇİN BATARYA YÖNETİM SİSTEMİ ARAŞTIRMA VE UYGULAMASI

SOYDAŞ Ş., FİDAN C. B.

TOK 2014, Kocaeli, Türkiye, 11 - 13 Eylül 2014, ss.967-972

XV. EMG İşaretlerini Sınıflamada Kullanılan İşaret İşleme Tekniklerinin Karşılaştırılması

KARLIK B., KOÇYİĞİT Y., FİDAN C. B.

Proceedings of the IEEE 13th Signal Processing and Communications Applications Conference, 2005., Kayseri, Türkiye, 16 - 18 Mayıs 2005

Desteklenen Projeler

FİDAN C. B. , Yükseköğretim Kurumları Destekli Proje, DURAĞAN HAL GÖRSEL UYARILMIŞ POTANSİYEL TEMELLİ BEYİN BİLGİSAYAR ARAYÜZÜ TASARIMI VE UYGULAMASI, 2015 - 2018

FİDAN C. B. , Yükseköğretim Kurumları Destekli Proje, A NOVEL SPATIAL FILTER METHOD FOR SSVEP BASED BCI: PARTICLE SWARM OPTIMIZATION FOR GENERATING OPTIMUM REFERENCE SIGNAL, 2016 - 2017

Bilimsel Hakemlikler

IEEE TRANSACTIONS ON INDUSTRIAL ELECTRONICS, SCI Kapsamındaki Dergi, Mart 2002

Atıflar

Toplam Atıf Sayısı (WOS):87

h-indeksi (WOS):5